



Versatz / Displacement	Toleranz / Tolerance
Fräskante zu Bohrungen milled edge to holes	±0,2
Fräskante zu Leiterbild milled edge to conductive pattern	±0,3
Bohrungen / holes	±0,1
Bohrungen zu Leiterbild holes to conductive pattern	±0,15

Toleranz für Kupferstrukturen ±0,127
tolerance for copper structures

- 1) Leiterplatten Gesamtdicke mit Leiterbahnen und Lötstopplack
PCB total thickness with conductor path and solder resist
- 2) Bauteilhöhe max. 2,1
component height
- 3) Toleranz für Trennkante 21,15±0,2
Tolerance for break edge
- 4) Toleranz für Bohrungsabstand 21,15±0,1
Tolerance for hole pitch
- 5) Fräskante / milled edge
- 6) Taster nicht bestückt - Darstellung zeigt
Applikationsbeispiel
button not placed in product - view
shows example of application

- Goldkontaktfläche / contact surface gold
- Goldfläche / surface gold
- Sperrfläche für Bauteile
blocked surface for components

Alle Maße in mm / all dimensions in mm

		Maßstab: 5:1		DIN A3
		Bearb. 13.10.2017 S.Klausnitzer Gepr. 17.10.2017 DP		Leiterplatte PTM 535 PCB board PTM 535
				C20 - L01
1	Creation	13.10.2017	SK	Blatt: 1-1
Zust.	Mitteilung	Datum	Name	

ALS BETRIEBSGEBEHMIS ANVERTRAUT. ALLE RECHTE VORBEHALTEN
 PROPRIETARY DATA. COMPANY CONFIDENTIAL. ALL RIGHTS RESERVED